



Revisão 1 - 25/07/2020:

- Inserido descrição das conexões com as placas do transmissor e comutadora de RF

Revisão 2 - 30/09/2020:

- Trocados pinos RA3 e RA4 com RB0 e RB1 e vice versa para conferir com a PCI e programa fonte

Revisão 3 - 4/06/2021:

- Alteração a descrição das conexões com placas do TX, RX e comutadora. Verificar diagrama de interligação em arquivo separado

Transmissor / Receptor Super Mouse		
Size	VFO DDS	Rev 3
Date	by	
Filename	Sheet 1 of 1	